

(11)Publication number:

63-070118

(43) Date of publication of application: 30.03.1988

(51)Int.CI.

G01D 5/245 G01P 3/481

(21)Application number: 61-214281

(71)Applicant: MITSUBISHI HEAVY IND LTD

(22)Date of filing:

11.09.1986

(72)Inventor: MIYATA TERUO

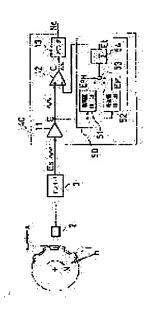
ITO RYOJI

(54) NUMBER-OF-ROTATION DETECTING CIRCUIT

(57)Abstract:

PURPOSE: To detect the number of rotations without being affected by the variation of the positional relation between a gear and a displacement detector such as the whirling and levitation etc. of a rotary shaft, by detecting the max. and min. values of the signal wave for of the displacement detector to calculate the average value of both of them.

CONSTITUTION: The voltage Es outputted from a driver 3 corresponding to the displacement (x) detected by a displacement detector 2 is applied to a buffer amplifier 11 to remove a noise component from said voltage and becomes a signal E. The signal E is sent not only to a comparator 12 but also to a max. value detector 51 and a min. value detector 52, and the max. value EPH and min. value EPL of the signal E are sent out to an adder 53. The adder 53 calculates the sum of the max. value EPH and the min. value EPL and said sum is increased 0.5 times by a coefficient device 54 to obtain an average value Et. A comparator 12 binarizes the signal E on the



basis of a threshold value Et and a counter 13 counts the binary signal C obtained to obtain a speed signal Nc and the number of rotations are calculated on the basis of said signal Nc.

⑩ 日本 国特許 庁(JP)

① 特許出願公開

¹⁰ 公 開 特 許 公 報 (A)

昭63-70118

MInt Cl.4

識別記号

庁内整理番号

❸公開 昭和63年(1988) 3月30日

G 01 D 5/245 G 01 P 3/481 102

D-7905-2F D-8203-2F

審査請求 未請求 発明の数 1 (全4頁)

図発明の名称

回転数検出回路

②特 顧 昭61-214281

❷出 願 昭61(1986)9月11日

砂発 明 者 宮 田

男 兵庫県高砂市荒

兵庫県高砂市荒井町新浜2丁目1番1号 三菱重工業株式

会社高砂研究所内

砂発 明 者 伊 藤

良 二

輝

兵庫県高砂市荒井町新浜2丁目1番1号 三菱重工業株式

会社高砂製作所内

印出 願 人 三菱重工業株式会社

東京都千代田区丸の内2丁目5番1号

②復代理人 弁理士 鈴江 武彦 外2名

明 椥 曹

1. 発明の名称

回転数檢出回路

2. 特許請求の範囲

回転機械と一体となって回転する幽車に対向して設置した変位検出器の信号を回転数信号として使用する回転数検出装置において、上記変位を検出しまる回路と最低値を検出し、高の平均値を求める回路と、同回路の出力をしまる回転数を引きないのが出る。とを特徴とする回転数検出回路。3.発明の詳細な説明

[産業上の利用分野]

本発明は回転機械の回転数を検出する回転数検出路に関する。

[従来の技術]

第2図にこの種回転数検出回路の従来例を示す。 選単1は図示しない回転機械と一体となって回 転し、選単1に対向して変位検出器2が設置され ている。ドライバ3は変位校出器2の検出する変 位×を電圧Esに変換する。変位検出器2として 第3図に示すような特性をもつ渦電流式変位校出 器を使用し、同校出器を回転数Nで回転する歯単 1 に対向させると、変位xは第3図のx(t)のよ うに、回転数Nに比例した周波数fの時間応答と なるので、ドライバ出力電圧ESも周波数!の時 間応答 Es(t)となる。回転数検出回路 4の作用 を以下に説明する。ドライバ出力電圧Esはバッ ファアンプロによりノイズ成分を除去され、信号 Eとしてコンパレータ12に出力される。コンパレ - タ 1 2 は、 設定器 1 4 の 出力 E toを しきい 値 と して 信号 E を 2 値化し、信号 C をカウンタ 18に出力す る。2値化信号Cの周波数fは歯車の回転数Nに 比例しており、信号Cをカウンタ13で計数し回転 数Nc を得る。ここで、しきい値E toとしては第 3 図の記号を用いて説明すると、例えば最小変位 x 1 A 対応するドライバ出力電圧 E p L と最大変 位×2 A に対応するドライバ出力電圧EPHの平 均値を選べばよい。

[范明が解決しようとする問題店]

上記した従来の回転数検出回路は、変位検出器信号を2値化する際のしきい値が一定値である変位め、回転軸のか形が変動すると、コンパレータには出る2値化が困難となり、回転数を検出できなくなるの時間応答が×A(t)の時はより2値化され、信号C(t)を得ることができるが、×B(t)の時はEsa(t)を行ることができるが、×B(t)の時はEsa(t)を行ることができるが、×B(t)の時はEsa(t)を行ることができなくなる。[間面点を解決するための手数]

本発明は、回転機械と一体となって回転する協用に対向して設置した変位検出器の信号波形の最低値と最低値を検出し両者の平均値を求める回路と、この回路の出力をしまい値として変位検出器信号を2億化し、この2億化信号のバルス数を計数することにより回転数を求める回路を設けた点にある。

検出変位 x が 3 4 図 x A (t) のように変化する時、ドライバ出力電圧 E S は E S A (t) のように変化する 変化し、最高値は E P R A 、最低値は E P L A で ある。コンパレータ 12の しきい 値はしきい 値発生 回路 50により E t = (E P H A + E P L A) / 2 【作用】

前記回路手段の採用により、回転勧のふれ回り、 浮き上り等による変位検出器信号の変動に連動し てしきい値が補正される。

[寒凝例]

(構成)

第1図に本発明の実施例を示す。第2図の従来例と共通の要素は同一番号を付した。本発明の一 実施例による回転数検出回路40は、最高値検出器 51、最低値検出器52、加算器53、及び係数器54等 からなるしきい値発生回路50と、バッファアンプ 11・コンパレータ12・カウンタ13等の要素でなる。 尚、上記係数器54の係数は0.5 である。

(作用)

本発明の作用を説明するために必要な変数を第3回、第4回により定義する。 E p H 。 E p H A E P H B : 検出器信号の最高値、 E p L 。
E p L A 。 E p L B : 検出器信号の最低値、 E t .

変位検出器2の検出する変位xに対応してドラ

となるため、2値化信号 C (t) が得られる。回転輪のふれ回り、浮き上り等により検出変位 x が x B (t) のように変化すると、ドライバ出力電圧 E B は E B B (t) のように中心レベルが変化するが、コンバレータ 12のしきい値 E t は信号波形の最高値 E P K B 、最低値 E P L B の平均値

(EPHB+EPLB) / 2となるため、コンパレータ12により 2 値化信号 C(t) が得られる。以上の点により、検出変位 x の変動に影響されることなく回転数信号 N c が得られる。

「作明の効果」

以上群述したように本発明の回転数数出回路によれば、回転軸のふれ回り、浮き上り等の最重と変位検出器の位置関係の変動に影響されることなく回転数を検出できる。

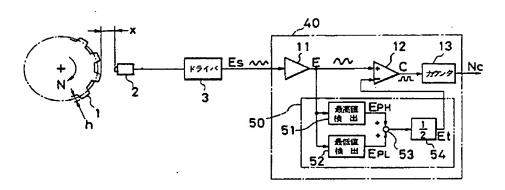
4. 図面の簡単な説明

第1 図は本発明の一実施例による回転数検出回路の構成を示す回路プロック図、第2 図は従来の回転数検出回路の構成を示す回路プロック図、第3 図及び第4 図はそれぞれ本発明および従来例の

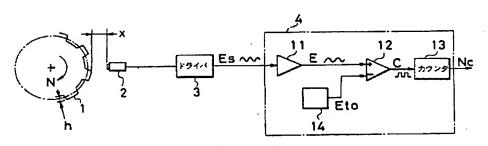
作用を説明するための図である。

40…回転数検出回路、 50… しきい値発生回路、 51…最高値検出器、 52… 最低値検出器、 53… 加算器、 54…係数器、 11… バッファアンプ、 12… コンパレータ、 13… カウンタ。

出版人復代理人 弁理士 羚江武彦



第 1 図



第 2 図

